

Título: DESARROLLO Y MODELADO DE NUEVAS TOPOLOGIAS DE CONVERTIDORES CONTINUA-CONTINUA DE SALIDA MULTIPLE

Nombre: SEBASTIAN ZUÑIGA, JAVIER

Universidad: Universidad de Oviedo

Fecha de lectura: 01/01/1985

Programa de doctorado: DESCONOCIDO

Dirección:

Tribunal:

- > **presidente:** MARTINEZ MARTINEZ PEDRO MANUEL
- > **secretario:** SALVADOR MARTÍNEZ GARCIA
- > **vocal:** JUAN PERACAULA ROURA
- > **vocal:** GUILLERMO OJEA MERIN
- > **vocal:** FERRERO CORRAL JOSE MARIA

Descriptor:

- > FISICA
- > ELECTRONICA
- > DISEÑO DE CIRCUITOS
- > CIENCIAS TECNOLOGICAS
- > TECNOLOGIA ELECTRONICA
- > CIRCUITOS

El fichero de tesis no ha sido incorporado al sistema.

Resumen: EN EL PRESENTE TRABAJO SE ABORDA EL ESTUDIO DE UNA SERIE DE NUEVAS TOPOLOGIAS DE CONVERTIDORES CONTINUA-CONTINUA CONMUTADOS. TODAS ELLAS SE AGRUPAN BAJO LA DENOMINACION COMUN DE CONVERTIDORES DOBLES Y PRESENTAN LA PARTICULARIDAD DE CONSEGUIR REGULAR LA TENSION EN DOS SALIDAS DISTINTAS OBTENIDAS DESDE UNA MISMA FUENTE DE ENTRADA UTILIZANDO PARA ELLO UN UNICO TRANSISTOR DE POTENCIA. ESTE HECHO CONSTITUYE UNA APORTACION TOTALMENTE ORIGINAL Y SU PRINCIPIO DE FUNCIONAMIENTO SE BASA EN SOMETER AL TRANSISTOR DE POTENCIA A IMPULSOS DE GOBIERNO QUE COMPORTEN UN DOBLE CONTROL DE FRECUENCIA DE CONMUTACION Y RELACION DE CONDUCCION (DUTY CYCLE). LOS CONVERTIDORES PROPUESTOS HAN SIDO MODELADOS Y SUS MODELOS



VERIFICADOS EXPERIMENTALMENTE EN VARIOS PROTOTIPOS.