

Título: "DISEÑO DE UN SISTEMA DE CONTROL EN TIEMPO REAL BASADO EN PROCESAMIENTO DIGITAL DE SEÑAL. APLICACION AL CONTROL DINAMICO DE MOTORES ASINCRONOS"

Nombre: CANCELAS CASO JOSE ANTONIO

Universidad: Universidad de Oviedo

Fecha de lectura: 01/01/1994

Programa de doctorado: DESCONOCIDO

Dirección:

> **Director:** HILARIO LÓPEZ GARCIA

Tribunal:

> **presidente:** EUGENIO ANDRÉS PUENTE

> **secretario:** JOSÉ GÓMEZ CAMPOMANES

> **vocal:** Miguel Ángel Salichs Sánchez-Caballero

> **vocal:** GUILLERMO OJEA MERIN

> **vocal:** PEREZ ORIA JUAN MARIA

Descriptores:

> CIENCIAS TECNOLOGICAS

> SISTEMAS EN TIEMPO REAL

> DISPOSITIVOS DE CONTROL

> TECNOLOGIA DE LOS ORDENADORES

El fichero de tesis no ha sido incorporado al sistema.

Resumen: LA TESIS CONSISTE EN EL DISEÑO E IMPLEMENTACION DEL CONTROL DINAMICO DE VELOCIDAD DE UN MOTOR ASINCRONO ALIMENTADO CON FUENTE DE CORRIENTE, UTILIZANDO COMO MICROPROCESADOR UN PROCESADOR DIGITAL DE SEÑAL (DSP). EN LA MISMA SE REALIZA UN ESTUDIO DE LAS CARACTERISTICAS GENERALES DE LO QUE ES PROCESAMIENTO DE SEÑALES, CUALES SON LAS CONFIGURACIONES TIPICAS, VENTAJAS E INCONVENIENTES DE CADA UNA DE ELLAS, CRITERIOS DE SELECCION, CAMPOS DE APLICACION, ETC. A CONTINUACION, UNA VEZ ELEGIDA LA CONFIGURACION A UTILIZAR EN LA IMPLEMENTACION REAL, SE REALIZA EL DISEÑO DEL SISTEMA DE CONTROL COMENZANDO POR EL DESARROLLO DE UN SIMULADOR Y FINALIZANDO EN EL DISEÑO E IMPLEMENTACION FISICA DEL SISTEMA DE CONTROL REAL. EN EL MISMO SE VALIDAN LOS



DISEÑOS PREVIOS, SENTANDO LAS BASES PARA FUTUROS
DESARROLLOS EN ESTE CAMPO DE INVESTIGACION.